

NX1 C_Module 對 SPI Flash 執行抹除的注意事項

内容: NX1 C_Module 使用底層 API 對 SPI Flash 執行抹除時,需依照生產使用的 SPI Flash 抹除規格進行設定。

原因: SPI Flash 的廠牌與型號眾多,Sector 與 Block 的抹除時間各有不同,尤其是抹除時間的典型值(Typ.)與最大值(Max.)差異極大,為了使 NX1 C_Module 的底層 API 能正確完成抹除,使用者需要設定 SPI Flash 的抹除時間最大值(Max.)。

方法: 1. 先查閱 SPI Flash 規格書內的抹除時間最大值(Max.)。

PARAMETER		Min.	Typ. ⁽¹⁾	Max. ⁽²⁾	Unit
Write Status Register Cycle Time			5	40	ms
Sector Erase Cycle Time (4KB)	VCC: 2.3V-2.7V		75	750	ms
	VCC: 2.7V-3.6V		73	500	ms
Block Erase Cycle Time (32KB)	VCC: 2.3V-2.7V		0.35	4.95	s
	VCC: 2.7V-3.6V		0.34	3.8	s
Block Erase Cycle Time (64KB)	VCC: 2.3V-2.7V		0.65	5.3	s
	VCC: 2.7V-3.6V		0.62	4	s
Chip Erase Cycle Time	VCC: 2.3V-2.7V		7.5	28	s
	VCC: 2.7V-3.6V		7	22.5	S

- 2. 在 NX1 C_Module nx1_config.h 中填入相對應的抹除時間最大值(Max.),舉例如下:
- 使用 SPI_BurstErase_Sector()執行 Sector 抹除、儲存裝置(Storage Module)的 SPI_MODE、串列週邊介面模組 Flash 模擬 EEPROM,需要在_SPI_SECTOR_ERASE_MAX_TIME 填入 Sector 抹除時間最大值(Max.)750msec。
- 使用 SPI_BurstErase()執行 Block 抹除、串列週邊介面模組 Flash 模擬 EEPROM,需要在 _SPI_BLOCK_ERASE_MAX_TIME 填入 Block 抹除時間最大值(Max.)5300msec。
- 使用 SPI1_BurstErase_Sector()執行 Sector 抹除、儲存裝置(Storage Module)的 SPI1_MODE,需要在_SPI1_SECTOR_ERASE_MAX_TIME 填入 Sector 抹除時間最大值(Max.)750msec。
- 使用 SPI1_BurstErase()執行 Block 抹除,需要在_SPI1_BLOCK_ERASE_MAX_TIME 填入 Block 抹除時間最大值(Max.)5300msec。

1

Ver 1.00 2022/05/31



```
// * SPI Module *
//======
// SPI0 Parameter Setting
#define _SPI_MODULE
                                               // Enable or Disable SPI0. Don't delete this line.
                              FNABLE
#if _EF_SERIES
   #define _SPI_ACCESS_MODE
                              SPI_1_4_4_MODE
                                              // For NX1 EF series, SPI0 data mode. Don't delete this line.
   #define SPI ACCESS MODE
                              SPI 1 1 1 MODE
                                               // For NX1 OTP series, SPI0 data mode.
#endif
#define SPI ADDR BYTE
                                               // SPI0 Address Byte(3 or 4)
#define _SPI_SECTOR_ERASE_MAX_TIME
                              750
                                               // SPI0 sector erase time max spec, unit:msec
                                               // SPI0 block erase time max spec, unit:msec
#define SPI BLOCK ERASE MAX TIME
#define SPI INT
                                               // Enable or Disable SPI0 INT
                              DISABLE
#define _SPI_KEEP_VDD_IN_SLEEP
                              DISABLE
                                               // Keep SPIO_Vdd in sleep, only for NX1 OTP series.
// SPI1 Parameter Setting
//-----
#define _SPI1_MODULE
                              FNΔRI F
                                               // Enable or Disable SPI1. Don't delete this line.
#define _SPI1_USE_FLASH
                              ENABLE
                                              // Enable or Disable SPI Flash
#define _SPI1_ACCESS MODE
                              SPI 1 1 1 MODE 3WIRE// For NX1 EF series, SPI1 data mode. Don't delete this line.
#define SPI1_ADDR_BYTE 3
#define SPI1_SECTOR_ERASE_MAX_TIME 750
                                               // SPI1 Address Byte(3 or 4)
                                               // SPI1 sector erase time max spec, unit:msec
#define _SPI1_BLOCK_ERASE_MAX_TIME 5300
                                               // SPI1 block erase time max spec, unit:msec
#define _SPI1_INT
                              DISABLE
                                               // Enable or Disable SPI1 INT
```

3. 當使用底層 API 對 SPI Flash 執行 Sector 與 Block 抹除時,為了避免發生看門狗計時器(WDT)重置(例如:750msec 重置),底層 API 將以每 10msec 清除一次看門狗計時器,清除看門狗計時器的行為會在 SPI Flash 抹除完成或是所設定的抹除時間最大值(Max.)超時後才結束。

2

Ver 1.00 2022/05/31