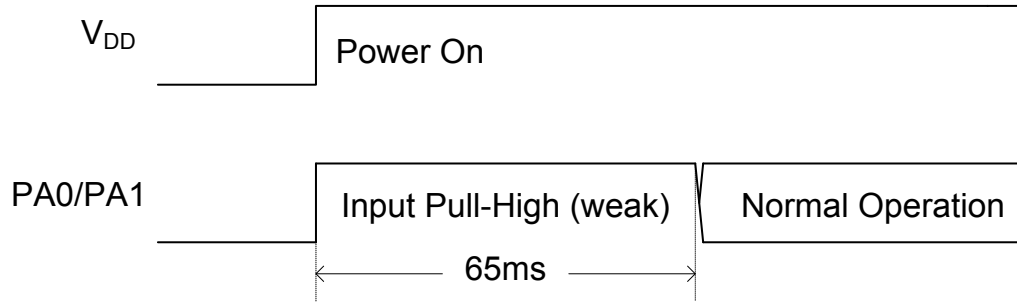


OTP NY5PxxxJ 系列 IC 上電時接腳之注意事項

內容： 說明 NY5P025J/055J/085J/185J/345J/520J/720J 上電時，PA0 與 PA1 會處於 input pull-high(weak)狀態約 65ms，請客戶留意 PA0 與 PA1 的設計規劃。

原因： IC 在上電時，PA0 與 PA1 會處於 input pull-high(weak)狀態約 65ms，如下圖所示。



方法：

1. 建議使用者在開發程式時，將 PA0 與 PA1 當輸入使用，以避免上電時的 pull-high 影響到外部電路。
2. 若 PA0 或 PA1 要當輸出使用，請確認 pull-high 不會對外部電路造成誤動作。
例如 LED 應用，使用 sink 接法；BJT 驅動馬達應用，使用 PNP 電晶體。