

NY8L 系列高频时钟分频应用注意事项

内容： NY8L 系列高频时钟分频操作说明。

原因： 变更高频时钟频率时，Clock 需要一个完整的时钟振荡周期才能达到稳定，因此高频时钟分频必须在低频时钟运行程序。

方法： 在开发 NY8L 系列产品如有使用高频 CPU clock 分频设定时，必须遵守以下步骤。

1. 将 CPU clock 设置为低频时钟 32KHz 来运行程序。
2. 设定高频时钟分频倍率。
3. 将 CPU clock 切换回高频时钟。

范例一：ASM 范例程序

```
lda    OPMD                      ;Set slow mode
and    #0x0F
ora    #C_OPMD_Slow
sta    OPMD
```

将 CPU clock 设置为低频时钟 32KHz

```
lda    OPMD                      ;Set fast clock divider
ora    #C_OPMD_Ffast_Ffaos_Div2
sta    OPMD
```

设定高频时钟分频倍率

```
lda    OPMD                      ;Set fast mode
ora    #C_OPMD_Fast
sta    OPMD
```

将 CPU clock 切换回高频时钟

范例二：C 范例程序

```
OPMD = (OPMD & 0x0F) | C_OPMD_Slow;    //Set slow mode
OPMD = OPMD | C_OPMD_Ffast_Ffaos_Div2; //Set fast clock divider
OPMD = OPMD | C_OPMD_Fast;             //Set fast mode
```

将 CPU clock 设置为低频时钟 32KHz

设定高频时钟分频倍率

将 CPU clock 切换回高频时钟