

NY8L 系列高頻時鐘除頻應用注意事項

內容： NY8L 系列高頻時鐘除頻操作說明。

原因： 變更高頻時鐘頻率時，Clock 需要一個完整的時鐘振盪周期才能達到穩定，因此高頻時鐘除頻必須在低頻時鐘運行程式。

方法： 在開發 NY8L 系列產品如有使用高頻 CPU clock 除頻設定時，必須遵守以下步驟。

1. 將 CPU clock 設置為低頻時鐘 32KHz 來運行程式。
2. 設定高頻時鐘除頻倍率。
3. 將 CPU clock 切換回高頻時鐘。

範例一：ASM 範例程式

```
lda    OPMD                ;Set slow mode
and    #0x0F
ora    #C_OPMD_Slow
sta    OPMD
```

將CPU clock 設置為
低頻時鐘32KHz。

```
lda    OPMD                ;Set fast clock divider
ora    #C_OPMD_Ffast_Ffaos_Div2
sta    OPMD
```

設定高頻時鐘除頻倍
率。

```
lda    OPMD                ;Set fast mode
ora    #C_OPMD_Fast
sta    OPMD
```

將CPU clock切換回
高頻時鐘。

範例二：C 範例程式

```
OPMD = (OPMD & 0x0F) | C_OPMD_Slow; //Set slow mode
OPMD = OPMD | C_OPMD_Ffast_Ffaos_Div2; //Set fast clock divider
OPMD = OPMD | C_OPMD_Fast; //Set fast mode
```

將CPU clock 設置為低頻時鐘32KHz。
設定高頻時鐘除頻倍率。
將CPU clock切換回高頻時鐘。